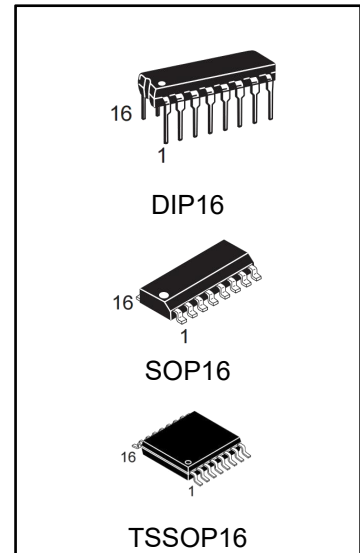


红外感应控制 IC

功能叙述

- CMOS 数模混合专用集成电路
- 具有独立的高输入阻抗运算放大器可与多种传感器匹配，进行信号与处理。
- 双向鉴幅器，可有效抑制干扰。
- 内设新颖，稳定可靠，调解范围宽。
- 内置参考电压。
- 工作电压范围 2V~6V
- 采用 16 脚 DIP 和 SOP、TSSOP 封装。



产品订购信息

产品名称	封装	打印名称	包装	包装数量
BISS0001N	DIP16	BISS0001	管装	1000 只/盒
BISS0001M/TR	SOP16	BISS0001	编带	2500 只/盘
BISS0001MT/TR	TSSOP16	BISS0001	编带	2500 只/盘

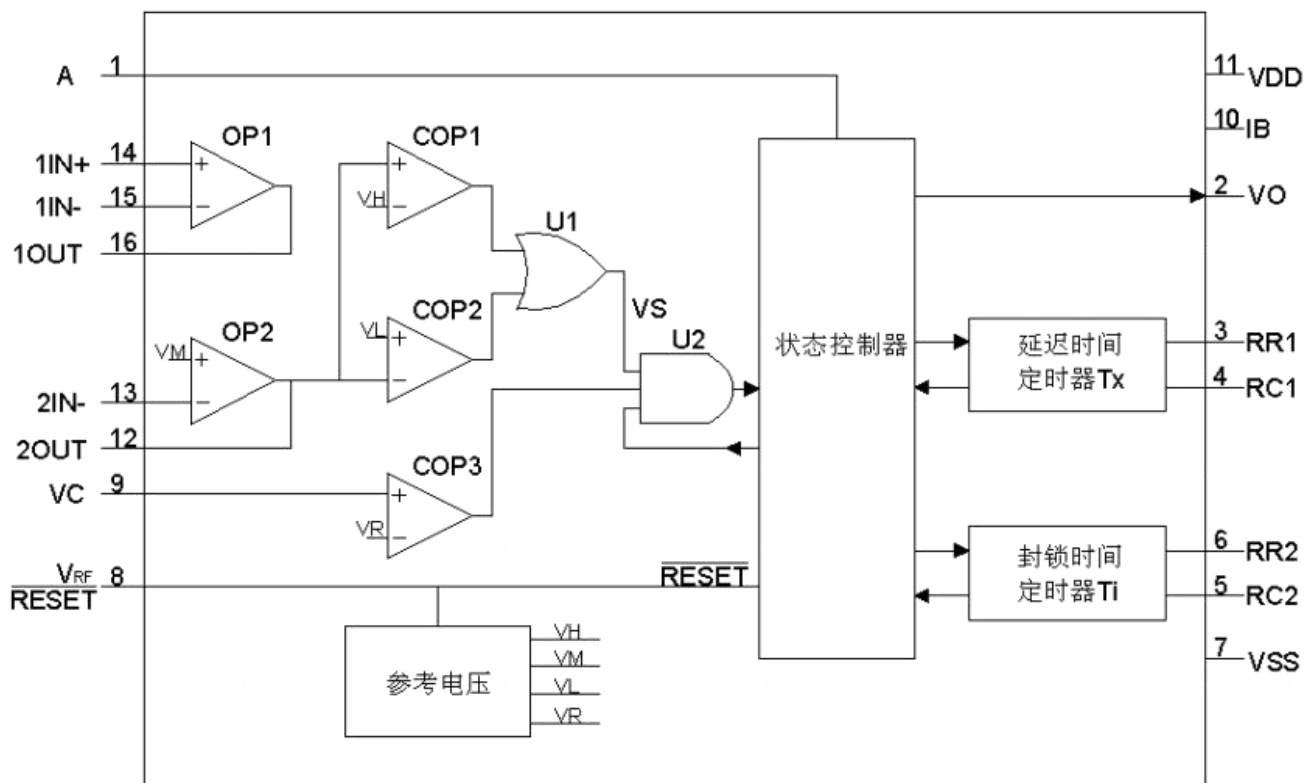
概述

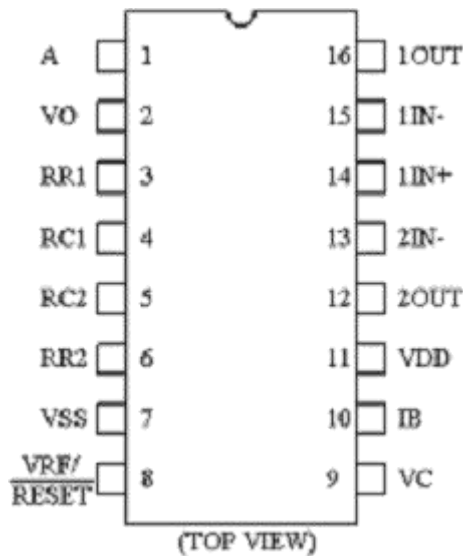
BIOSS0001 是一款具有较高性的传感信号处理集成电路。它配以热释电红外传感器和少量外接元器件构成被动式的热释电红外开关。它能自动快速开启各类白炽灯、荧光灯、蜂鸣器、自动门、电风扇、烘干机和自由洗手池等装置，特别是适用于企业、宾馆、商场、库房及家庭的过道等敏感区域，或用于安全区域的自动灯光、照明和报警系统。

APPLICATION 产品应用

- 用于多种传感器和延时控制器

内部框图：



引脚图

管脚功能说明

序号	名称	I/O	功能说明
1	A	I	可重复触发和不可重复触发控制器。当 A="1"时，允许重复触发，A="0"时，不可重复触发
2	VO	O	控制信号输出端。由 Vs 上跳边沿触发使 Vo 从低电平跳变到高电平时为有触发。在输出延迟时间 Tx 之外和无 Vs 上跳变时 Vo 为低电平状态
3	RR1	--	输出延迟时间 Tx 的调节端
4	RC1	--	输出延迟时间 Tx 的调节端
5	RC2	--	触发封锁时间 Ti 的调节端
6	RR2	--	触发封锁时间 Ti 的调节端
7	VSS	--	工作电源负端
8	VRF	I	参考电压及复位输入端。一般接 VDD。接"0"时可使定时器复位。
9	VC	I	触发禁止端。当 Vc < VR 时禁止触发；当 VC > VR 时允许触发。 VR≈0.2VDD
10	IB	--	运算放大器偏置电流设置端。经 RB 接 VSS 端，RB 取值为 1MΩ左右
11	VDD	--	工作电源正端。范围为 3~5V
12	2OUT	O	第二级运算放大器的输出端
13	2IN-	I	第二级运算放大器的反相输出端
14	1IN+	I	第一级运放放大器的同相输入端
15	1IN-	I	第一级运放放大器的反相输入端
16	1OUT	O	第一级运算放大器的输出端

MAXIMUM RATING 极限参数 ($V_{SS}=0V$)

参数	范围	单位
电源电压	-0.3~6	V
输入电压范围	$V_{SS}-0.3V \sim V_{DD}+0.3V$ ($V_{DD}=6V$)	V
各引出端最大电流	$\pm 10mA$ ($V_{DD}=5$)	mA
工作温度	-10~+70	°C
存放温度	-65~+150	°C

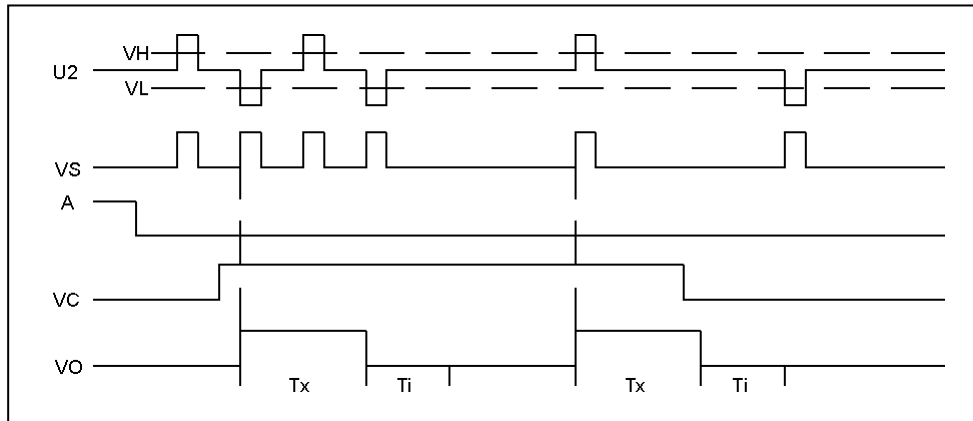
电气参数

符号	参数	测试条件	参数值		单位	
			最小	最大		
V_{DD}	工作电压范围	—	3	6	V	
I_{DD}	工作电流	输出空载	$V_{DD}=3V$	—	50	uA
			$V_{DD}=5V$	—	100	
V_{OS}	输入失调电压	$V_{DD}=5V$	—	50	Vm	
I_{OS}	输入失调电流	$V_{DD}=5V$	—	50	nA	
A_{VO}	开环电压增益	$V_{DD}=5V, R_L=1.5M$	60	—	dB	
CMRR	共模抑制比	$V_{DD}=5V, R_L=1.5M$	60	—	dB	
V_{YH}	运放输出高电平	$V_{DD}=5V, R_L=500K, \text{接 } 1/2V_{DD}$	254.	—	V	
V_{YL}	运放输出低电平		—	750.		
V_{RH}	V_C 端输入高电平	$V_{RF}=V_{DD}=5V$	11.	—	V	
V_{RL}	V_C 端输入低电平		—	90.		
V_{OH}	V_O 端输出高电平	$V_{DD}=5V, I_{OH}=0.5mA$	4	—	V	
V_{OL}	V_O 端输出低电平	$V_{DD}=5V, I_{OH}=0.1mA$	—	40.	V	
V_{AH}	A 端输入高电平	$V_{DD}=5V$	53.	—	V	
V_{AL}	A 端输入低电平	$V_{DD}=5V$	—	51.	V	

工作原理:

如上图 BISS0001 红外感应信号处理器的内部框图。外界元件由使用者根据需要选择。由图可见 BISS0001 是由运算放大器、电压比较器、状态控制器、延迟时间定时器和封装时间定时器即参考电压等构成的数模混合专用集成电路。可广泛应用于多种传感器和延时控制器。如下说明各种情况的工作方式。

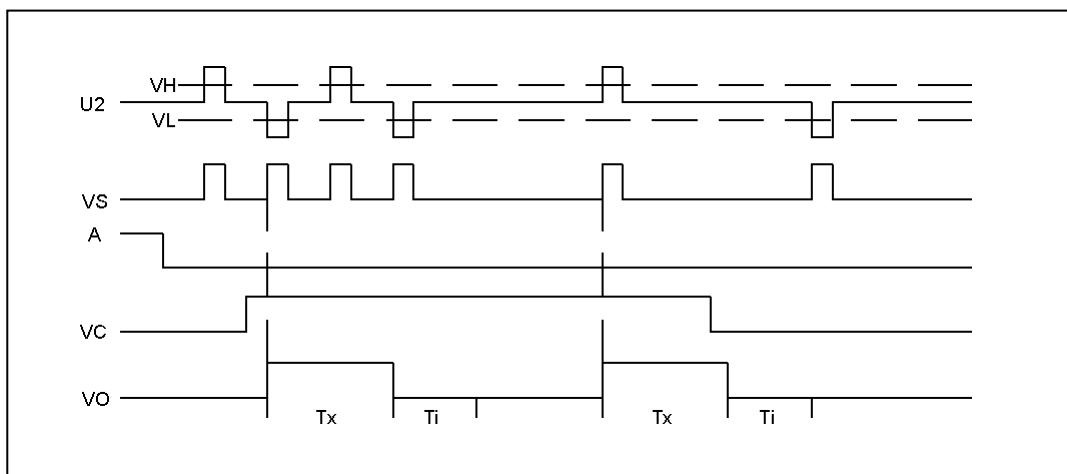
1. 不可重触发工作方式给点工作波形:



首先, 根据实际需要, 利用运算放大器 OPI 组成传感信号预处理电路, 将信号放大。然后耦合给运算放大器 OP2, 再进行第二次放大, 同时将直流电位抬高为 $V_M (\approx 0.5V_{DD})$ 后, 将输出信号 V_2 送到由比较器 COP1 和 COP2 组成的双向鉴幅器, 检出有效触发信号 V_s 。由于 $V_H \approx 0.7V_{DD}$ 、 $V_L \approx 0.3V_{DD}$, 所以, 当 $V_{DD}=5V$ 时, 可有效抑制 $\pm 1V$ 的噪声干扰, 提高系统的可靠性。

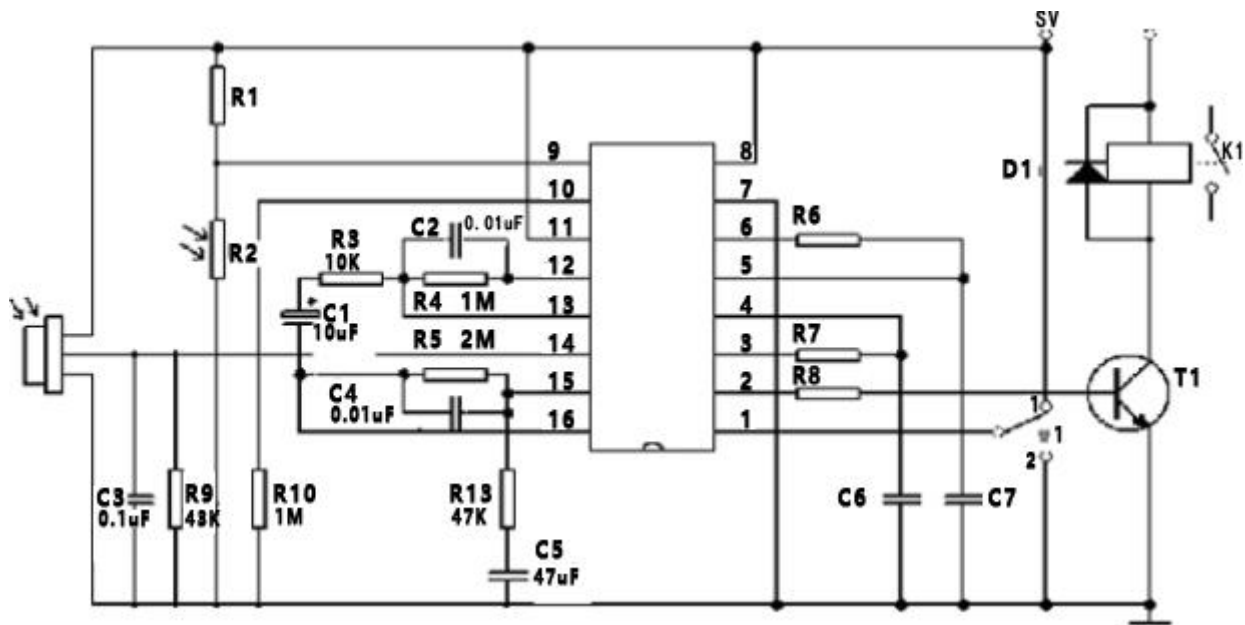
COP3 是一个条件比较器。当输入电压 $V_c < V_R (\approx 0.2V_{DD})$ 时, COP3 输出为低电平封住了与门 U2, 禁止触发信号 V_s 向下级传递; 而当 $V_c > V_R$ 时, COP3 输出为高电平, 进入延时周期。当 A 端接“0”电平时, 在 T_x 时间内任何 V_2 的变化都被忽略, 直到 T_x 时间结束, 即所谓不可重复触发工作方式。当 T_x 时间结束时, V_o 下跳回低电平, 同时启动封锁时间定时器而进入封锁周期 T_i 。在 T_i 时间内, 任何 V_2 的变化都不能使 V_o 跳变为有效状态 (高电平), 可有效抑制负载切换过程中产生的各种干扰。

2. 可重触发工作方式各点工作波形:



在 $V_c=“0”$ 、 $A=“0”$ 期间，信号 V_s 不能触发 V_o 为有效状态。在 $V_c=“1”$ 、 $A=“1”$ 时， V_s 可重复触发 V_o 为有效状态，并可促使 V_o 在 T_x 周期内一直保持有效状态。在 T_x 时间内，只要 V_s 发生上跳变，则 V_o 将从 V_s 上跳变时刻起继续延长一个 T_x 周期；若 V_s 保持为“1”状态，则 V_o 一直保持有效状态；若 V_s 保持为“0”状态，则在 T_x 周期结束后 V_o 恢复为无效状态，并且，同样在封锁时间 T_i 时间内，任何 V_s 的变化都不能触发 V_o 为有效状态。

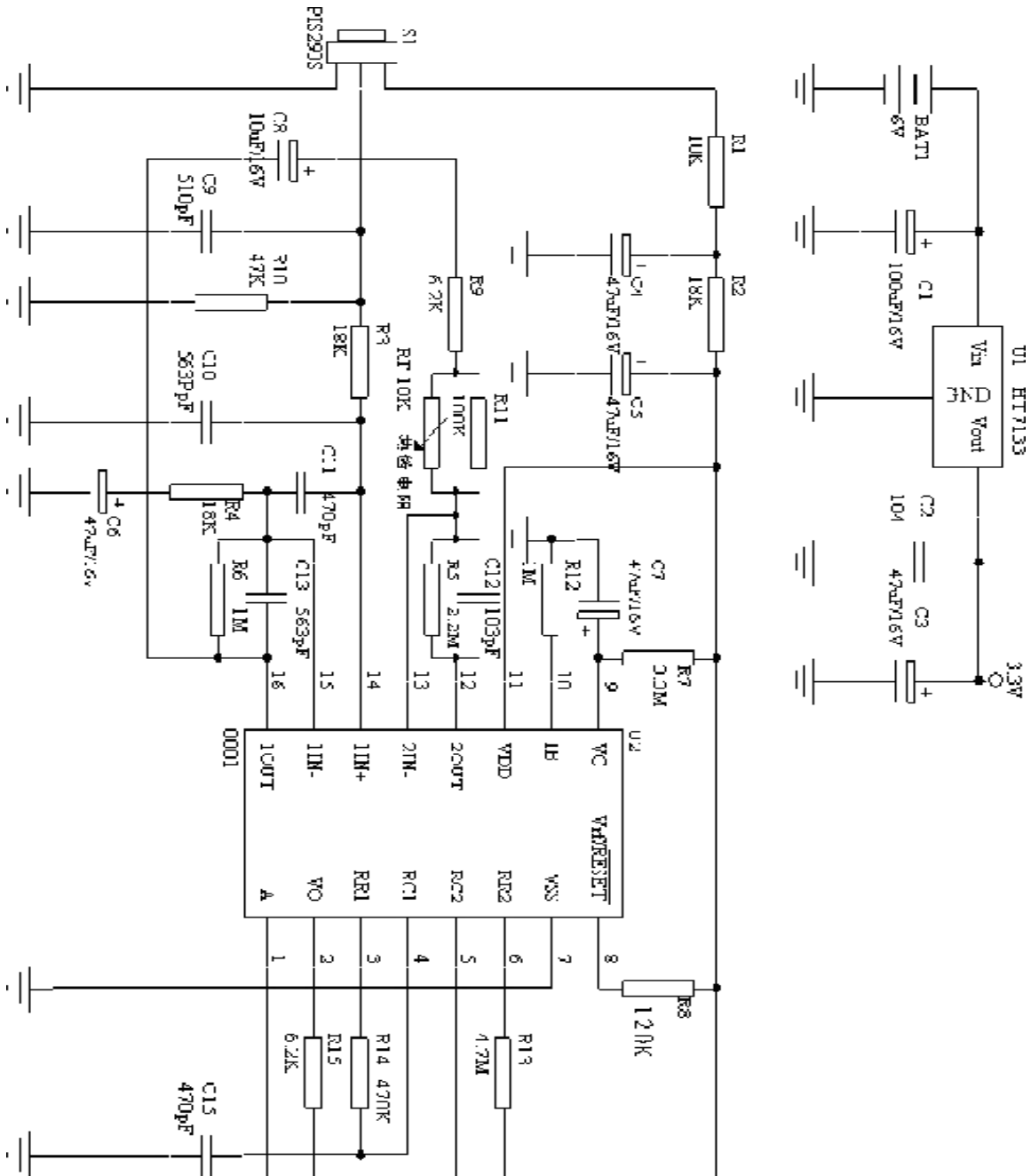
应用线路图一



在上图中，运算放大器 OPI 将热释红外传感器的输出信号作第一级放大，然后由 C1 耦合给运算放大器 OP2 进行第二级放大，再经由电压比较器 COP1 和 COP2 构成的双向鉴幅器处理后，检出有效触发信号 V_s 去启动延迟时间定时器，输出信号 V_o 经晶体管 T1 放大驱动继电器去接通负载。

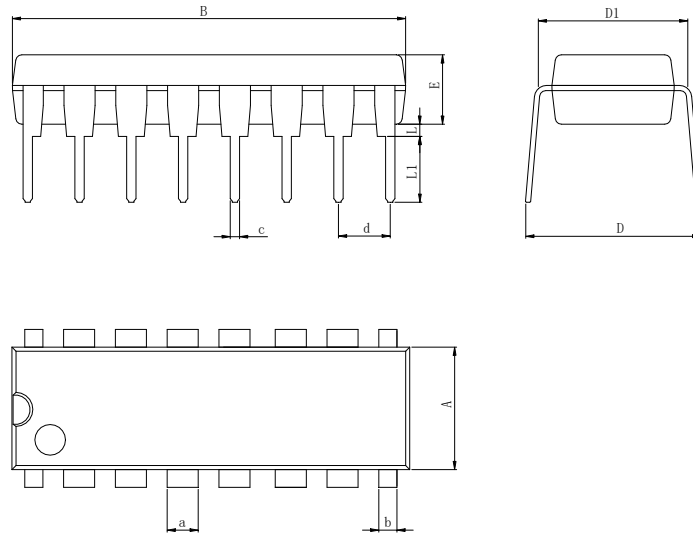
上图中，R2 为光敏电阻，用来检测环境照度。当作为照明控制时，若环境较明亮，R2 的电阻值会降低，使 V_c 脚的输入保持为低电平，从而封锁触发信号 V_s 。SW1 是工作方式选择开关，当 SW1 与 1 端连通时，芯片处于可重复触发工作方式；当 SW1 与 2 端连通时，芯片则处于不可重复触发工作方式。输出延迟时间 T_x 由外部的 R7 和 C6 的大小调整，值为 $T_x \approx 26 \times 10^3 R7 C6$ ；触发封锁时间 T_i 由外部的 R6 和 C7 的大小调整，值为 $T_i \approx 40 \times R6 C7$ 。

应用线路二

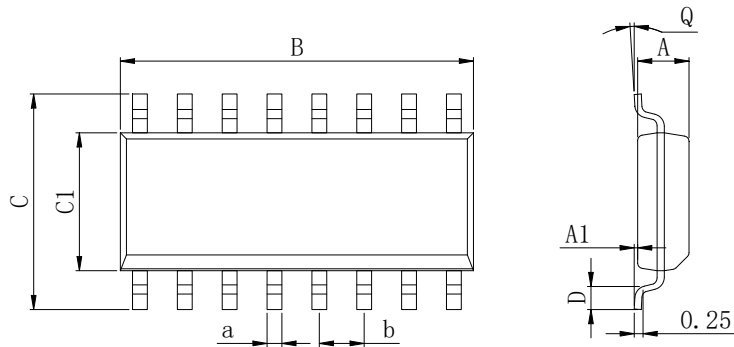


All specs and applications shown above subject to change without prior notice

(以上电路及规格,本公司逕行修正)

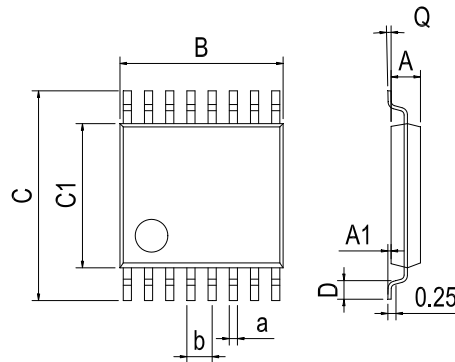
封装外形尺寸
DIP16

Dimensions In Millimeters(DIP16)

Symbol:	A	B	D	D1	E	L	L1	a	b	c	d
Min:	6.10	18.94	8.40	7.42	3.10	0.50	3.00	1.50	0.85	0.40	2.54 BSC
Max:	6.68	19.56	9.00	7.82	3.55	0.70	3.60	1.55	0.90	0.50	

SOP16

Dimensions In Millimeters(SOP16)

Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	1.35	0.05	9.80	5.80	3.80	0.40	0°	0.35	1.27 BSC
Max:	1.55	0.20	10.0	6.20	4.00	0.80	8°	0.45	

TSSOP16



Dimensions In Millimeters(TSSOP16)									
Symbol:	A	A1	B	C	C1	D	Q	a	b
Min:	0.85	0.05	4.90	6.20	4.30	0.40	0°	0.20	0.65 BSC
Max:	0.95	0.20	5.10	6.60	4.50	0.80	8°	0.25	

重要说明：

华冠半导体保留未经通知更改所提供的产品和服务。客户在订货前应获取最新的相关信息，并核实这些信息是否最新且完整的。华冠半导体对篡改过的文件不承担任何责任或义务。

客户在使用华冠半导体产品进行系统设计和整机制造时有责任遵守安全标准并采取安全措施。您将自行承担以下全部责任：针对您的应用选择合适的华冠半导体产品；设计、验证并测试您的应用；确保您的应用满足相应标准以及任何其他安全、安保或其他要求。以避免潜在风险可能导致人身伤害或财产损失情况的发生。

华冠半导体产品未获得生命支持、军事、航空航天等领域应用之许可，华冠半导体将不承担产品在这些领域应用造成的后果。

华冠半导体所生产半导体产品的性能提供技术和可靠性数据（包括数据表）、设计资源（包括参考设计）、应用或其他设计建议、网络工具、安全信息和其他资源，不保证没有瑕疵且不做任何明示或暗示的担保，测试和其他质量控制技术的使用只限于华冠半导体的质量保证范围内。每个器件并非所有参数均需要检测。

华冠半导体的文档资料，授权您仅可将这些资源用于研发本资料所述的产品的应用。您无权使用任何其他华冠半导体知识产权或任何第三方知识产权。严禁对这些资源进行其他复制或展示，您应全额赔偿因在这些资源的使用中对华冠半导体及其代理造成的任何索赔、损害、成本、损失和债务，华冠半导体对此概不负责。